

Prozessoptimierung für das Erstellen, Bearbeiten und Testen von Leiterplatten

Thema:

Process Optimization and User Interface Design for the 3D Feature of the EasyLogix PCB Investigator

Art:

MA

BetreuerIn:

Chrisitan Wolff / Günther Schindler

BearbeiterIn:

Sarah Graf

ErstgutachterIn:

Christian Wolff

Status:

in Bearbeitung

Stichworte:

Prozeßoptimierung, Workflow, Leiterplatten

angelegt:

2021-03-17

Hintergrund

Leiterplatten haben mit den Jahren eine zunehmende Integrationsdichte und Miniaturisierung der elektronischen Komponenten sowie auch zunehmende komplexere mechanische Ansprüche. Die Bearbeitung der Elektronik geschieht in der 2D, während die Bearbeitung der Mechanik in der 3D vollzogen wird. Jedoch stehen diese Komponenten miteinander in Wechselwirkung und um den Herstellungsprozess zu optimieren, bietet es sich an die Bearbeitung beider Komponenten miteinander zu verknüpfen.

Zielsetzung der Arbeit

Die Zielsetzung der Arbeit ist es ein Plug-In für eine firmeninterne Software zu schreiben, mit dessen Hilfe man die Leiterplatten innerhalb des firmeninternen 2D Programms parallel in 3D bearbeiten kann. Dabei steht die Kommunikation zwischen der Elektronik in 2D und Mechanik in 3D im Vordergrund.

Konkrete Aufgaben

- Konzeption einer Unity Anwendung, in welcher 3D Modelle im passenden Format, erstellt und bearbeitet werden können
- Einpflegen dieser Anwendung in dem Grafik Framework WPF
- Anbindung der Anwendung in die firmeninterne Software
- Kommunikation zwischen Plug-In und firmeninternen Software
- Evaluation des Herstellungs- / Bearbeitungsprozesses

Erwartete Vorkenntnisse

Unity Kenntnisse WPF Kenntnisse Kenntnisse der Firmeneigenen Software

Weiterführende Quellen

TBD

From:
<https://wiki.mi.ur.de/> - **MI Wiki**

Permanent link:
https://wiki.mi.ur.de/arbeiten/prozessoptimierung_fuer_das_erstellen_bearbeiten_und_testen_von_leiterplatten?rev=1620652734

Last update: **10.05.2021 13:18**

